

## **EtherCAT ASIC verfügbar**

**Die Testphase des Beckhoff ET1200 EtherCAT ASICs konnte erfolgreich abgeschlossen werden, der Chip – auch als „das kleine ASIC“ bekannt – ist nun verfügbar.**

In seinem QFN48 Gehäuse (7x7mm) ist der Chip sehr kompakt. 16 digitale E/A-Schnittstellen und die Hardware für die verteilten Uhren zur hochpräzisen Synchronisierung sind an Bord. Ein serielles Interface (10 MBit) erlaubt den lokalen Zugriff auf Prozess- und Parameterdaten im 1 kByte großen internen DPRAM. Zwei EtherCAT-Ports stehen zur Verfügung, von denen einer als MII für den Anschluss eines Standard PHYs genutzt werden kann. Der andere Port wird für LVDS genutzt, was den ET1200 zur richtigen Wahl für modulare Geräte macht, die LVDS als interne Busphysik nutzen.

Das nächste ASIC, der ET1100 mit zusätzlichen EtherCAT Ports, noch mehr Speicher und parallelem  $\mu$ Controller-Interface, ist in der Produktion und wird Ende Januar 2007 zum Test zurückerwartet. Da es ein BGA128 Gehäuse (10x10 mm) hat, ist auch das „große ASIC“ in Wirklichkeit sehr klein.

➔ ETG-Messestand auf der SPS/IPC/DRIVES: **Halle 6, Stand 309**

**EtherCAT Technology Group**  
Martin Rostan  
Ostendstraße 196  
90482 Nürnberg  
Germany

Phone: +49 (0) 9 11 / 5 40 56 20  
Fax: +49 (0) 9 11 / 5 40 56 29  
m.rostan@ethercat.org  
www.ethercat.org

**Pressekontakt**  
Andrea Bock  
Beckhoff Automation GmbH  
Eiserstr. 5  
33415 Verl  
Germany

Phone: +49 (0) 52 46 / 9 63 140  
Fax: +49 (0) 52 46 / 9 63 199  
presse@beckhoff.de  
www.ethercat.org/presse/